PAT-NO:

JP360208149A

DOCUMENT-IDENTIFIER: JP 60208149 A

TITLE:

MEMORY DIAL TELEPHONE SET

PUBN-DATE:

October 19, 1985

INVENTOR-INFORMATION:

NAME

MATSUMOTO, TAKASHI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

TOSHIBA CORP

N/A

APPL-NO:

JP59063655

APPL-DATE:

March 31, 1984

INT-CL (IPC): H04M001/56, H04M001/274

ABSTRACT:

PURPOSE: To confirm a registration number at low cost even for an eyesight handicapped person by reading a registered telephone number from a memory and intermitting an audible frequency signal by a Morse code so as to display acoustically the telephone number.

CONSTITUTION: In confirming the registered telephone number stored in a memory 17, an abbreviated dial of a key 16 is operated. the storage information read from the address of the memory 17 corresponding to the operation is inputted to a decoder 18. The decoder 18 applies Mores coding to the numerals of the number corresponding to the abbreviated dial, the result is inputted in parallel with a shift register 19 and outputted from the register 19 as a serial data, delayed 20 and inputted to one input of an AND circuit 21. The audible frequency of a reference frequency generator 22 is inputted to the other input of the AND circuit 21 through the control of a control circuit 25. The output of the AND circuit 21 is amplified (23) and an intermittent audible frequency is outputted from a speaker 24. Thus, even an eyesight handicapped person confirms the registered number with low cost.

COPYRIGHT: (C)1985, JPO& Japio

母 公 開 特 許 公 報 (A) 昭60-208149

Mint Cl.

識別記号

庁内黎理番号

❷公開 昭和60年(1985)10月19日

H 04 M 1/56

1/274

7251-5K 7251-5K

審査請求 未請求 発明の数 2 (全5頁)

❷発明の名称 メモリダイヤル電話器

②特 関 昭59-63655

降

❷出 願 昭59(1984)3月31日

7分発 明 者 松 本

川崎市幸区小向東芝町1番番地 東京芝浦電気株式会社多

摩川工場内

⑪出 願 人 株 式 会 社 東 芝

川崎市幸区堀川町72番地

四代 理 人 弁理士 鈴江 武彦 外2名

明編書の浄書(内容に変更なし)

明明:「無」「書」

1.発明の名称

メモリメイヤル電話器

2.特許請求の範囲

(1) キー入力部と、このキー入力部のキー入 力操作により入力された局番が丑録されるメモ りと、上記ャー入力部からの短線ダイヤル操作 K対応したメモリの登録情報が供給されメモリ 化登録された局番をモールス符号コードに変換 するデコーメと、上記デコーメにより変換され たアータがペラレルに供給されシリアルな出力 を得るシフトレジスタと、このシフトレジスタ の出力を遅延する遅延回路と、可聴帶域局波数 の基準周波数を生成する基準周波数生成器と、 上記選託国路の出力と基準周波歓生成器の出力 との論理税を取るアンド回路と、このアンド回 路から出力される電気信号を音に変換するスピ ーカと、上配各回路を制御する制御回路とを具 備し、上記メモリに登録された局番をモールス **行与コードによって確認可能に構成したことを** 特徴とするメモリダイヤル電話器。

(2) 肺記スピーカは、電話器の受話器である ことを特徴とする特許額求の範囲第1項記載の メモリダイヤル電話器。

(3) キー入力部と、このキー入力部のキー入 力操作により入力された局番が登録されるメモ りと、上記キー入力部からの短縮メイヤル投作 に対応したメモリの登録情報が供給されメモリ に登録された局番を一桁毎に数字に対応した符 号コードに変換するアコーメと、上記アコーノ により変換されたデータがペラレルに供給され シリアルな出力を得るシフトレジスタと、この シフトレジスタの出力を超麗する選麗回路と、 可聴帯域関波数の基準周波数を生成する基準局 彼数生成器と、上記選延回路の出力と基準周波 数生成器の出力との論理様を取るアンド回路と、 このアンド回路から出力される電気信号を音に 変換するスピーカと、上記各回路を制御する制 御回路とを具備し、上配メモリに登録された局 谷を各桁毎にその数字に対応した可聴帯域音と

して確認可能に構成したことを特徴とするメモ リグイヤル電話者。

(4) 前配スピーカは、電話器の受話器である ことを特徴とする特許請求の範囲第3項配載の メモリダイヤル電話器。

3. 発明の詳細な説明

〔発明の技術分野〕

この発明は、登録した局番の確認が可能なメ モリダイヤル電話器に関する。

[発射の技術的背景とその問題点]

最近の電話器は、従来のマニュアルタイヤリングのみの単一機能型から、利用頻度の高い局番を登録(配像)し、登録した局番を短縮タイヤル操作によって発信するような、多機能、高機能型のものへ急速に移行しつつある。

ところで、上記のような短縮ダイヤル付(メモリダイヤル)の電話器には、第1図に示すように LCD (液晶表示)や蛍光表示管等から成る 投示器11があるものと無いものとがある。第 1 図において、12は本体で、この本体12の 操作部12 mには上配表示器11、キー入力部
13 および短縮ダイヤルキー14 等が配散され
ている。なお、15 は受断器である。このよう
に表示器があるものは、登録した局番の確認が
可能であるが、コスト高となる欠点があり、ま
た盲人等の視力障害者の利用は不可能である。

一方、表示器の無いものでは、登録した局番の確認や参照をする方法がなく、短縮ダイヤル操作に不安を伴なう。これは、局番を登録したメモリが常時ペックアップされている保証がなく、 短時間の停電やメモリペックアップ用の電心の電圧不足等に起因する配像内容の変化が起こり得るためである。

〔発明の目的〕

この発明は上記のような事情に鑑みてなされたもので、その目的とするところは、低コストで、視力障害者にも登録した局害が確認可能なメモリダイヤル電話器を提供することである。 【発明の概要】

すなわち、この発明においては、上記の目的

を達成するために、電気的に生成された可能符 域(可聴周波数)音の組み合わせで登録した局 番を確認できるようにしたもので、その一例と してモールス符号コードを用いている。

〔発明の実施例〕

以下、この発明のでは、1 5 位に、1 5

次に、上配のような構成において、登録した 局番の確認動作について説明する。今、メモリ 17に、キー入力部16のキー入力操作により 予め局番が登録されているものとすると、キー 入力部16の短縮ダイヤル操作により、これ、キー 対応したメモリ17のアドレスが設定され、メ モリ17から読み出された配信情報がデコーダ 18に供給される。そして、上配デコーダ」8

特開昭60-208149 (3)

により、キー入力部16から入力された短縮! イアルに対応した局番の数字がモールス符号コ ード(第3図に示す)に変換される。例えば、 メモリ11から出力された数字が「1」であっ たとすると、アコーダ18には2進数で表わさ れた「0001」が供給され、このアコーメ 18からは、5個のペルス信号を生成するため K. [1110], [1110], [1110] 「1110」および「1000」の5組の変換 アータが出力される。従って、シフトレジスタ 19の出力は、第4回に示すように「11がハ イレベル、「0」がローレベルに対応した波形 が得られる。このシフトレジスタ19から得ら れるペルス状信号は高速なため、避延回路20 によって遊返し、アンド回路21の一方の入力 端に供給する。このアンド回路 2 1 の他方の入 力端には、基準周波数生成器から400~800月2 程度の可聴帯域周波数の信号が供給されており、 とのアンド回路21によって論理積が取られる。 第5回に、上記選延回路20の出力、基準周波

数生成器 2 2 の出力、 および アンド回路 2 1 の出力を れぞれ示す。 そして、 上配 アンド回路 2 1 の出力を 増幅 2 3 で増幅 し、 スピーカ 2 4 からは「1」 K 対応したモールス符号 つっと から 発生される。 従って、 局番の全ての 数字を メモリ 1 7 から 額次 脱み出してデコー を まい は、 スピーカ 2 4 から発生 む ひるモールス符号コードに対応する 音により 登録 した 局番を 確認できる。

このような構成によれば、高価な表示器を必要とせずに登録した局番を確認できるので低コスト化でき、また、確認を音で行なうので視力障害者でも利用が可能である。

なお、上記実施例では音の発生にスピーカを 用いたが、ブサー等を用いても良く、また、登 録した局番の確認にモールス符号コードを用い たが、数字に対応した数のパルス音を発生させ るようにしても良い。

新 6 図は、上記登録した局番の確認化、各桁 毎 にその数字に対応した数の ペルス音を発生さ

このような構成においても上配実施例と同様 な効果が得られるのはもちろんである。 「殊用の効果)

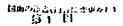
以上説明したようにこの発明によれば、低コストで、視力障害者にも登録した局番が確認可能なメモリグイヤル電話器が得られる。

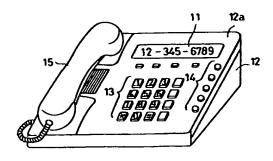
4.図面の簡単な説明

第1 図は従来のメモリダイヤル電話器の外額を示す斜視図、第2 図はこの発明の一実施の分別に係るメモリダイヤル電話器を説明するためのプロック図、第3 図はモールス符号コードを2 図のの動作を説明するための図、第6 図はこの発明の他の実施例を説明するための回路図である。

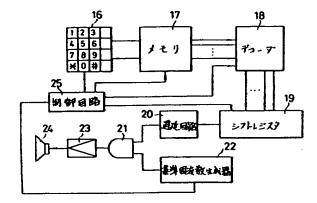
16…キー入力部、17…メモリ、18…デコーダ、19…シフトレジスタ、20…湿送回路、21…アンド回路、22… 基準周波数生成器、21…スピーカ。

出願人代理人 分學士 纶 江 武 彦

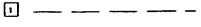




3 2 H



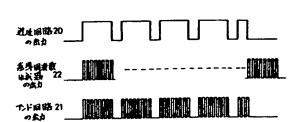
\$3 図



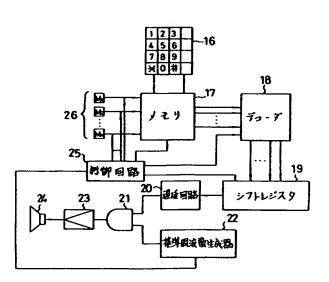
第4 图



郑 5 图



第6图



手続補正書

昭和59年5月-9日

排作侵官 若杉和夫

1. 事件の表示

特願昭 59-63655 号

2. 発明の名称

メモリダイヤル電話器

3 補正をする者

事件との関係 特許 川 順 人

(307) 株式会社 東 芝

4. 代 堆 人

作所 東京都港区改ノ門1丁目26番5号 第17幕ビル

〒105 電路 03 (502) 3 1 8 1 (大代報) (5847) 未死生 第 江 武 底上55項

氏名 (5847) 非社 鈴 江 武

5.自免抽正

6. 補正の対象

明城世、西面

7.福正の内容

明知力、葡萄の沙 告(内容に変更ない)